

1. are designed to perform a single digital logic function or a combination of digital logic functions,
2. have a basic gate propagation delay time of not less than 5 ns,
3. have a product of the basic gate propagation delay time and the basic gate power dissipation per gate of not less than 70 pJ, and
4. have not more than 24 input and output pads,

(II) bipolar monolithic integrated circuits, other than complex custom-built bipolar digital monolithic circuits, that are designed for operation in civil applications and that

1. are
 - a. electronic switches that are externally controlled by inductive, magnetic or optical means, or
 - b. threshold value switches,
2. possess switching times of 0.5 μ s or more, and
3. have not more than 24 input and output pads,

(III) monolithic integrated circuits that

1. have no user-accessible microprogrammability,
2. are designed for and, by virtue of circuit design, are limited to use in civil radio or television receivers,
3. are rated for operation at 11 MHz or less,
4. are not designed for station-scanning applications,
5. do not utilize CCD technology,
6. are not designed for beam-lead bonding, and
7. where they are designed for video or luminance amplifiers, have
 - a. a maximum rated supply voltage not greater than 30 V, and
 - b. a typical bandwidth not greater than 7.5 MHz,

(IV) monolithic integrated circuits that

1. have no user-accessible microprogrammability,
2. do not utilize CCD technology,
3. are not intended for beam-lead bonding, and
4. are designed or programmed by the manufacturer only for
 - a. timekeeping applications, or
 - b. cardiac pacemakers or hearing aids,

(V) amplifier monolithic integrated circuits that are

1. audio amplifiers that have a maximum rated power output of 25 W or less at an ambient temperature of 25°C, or
2. operational amplifiers that have
 - a. a typical unity gain open-loop bandwidth not greater than 5 MHz,

1. sont conçus pour effectuer une seule fonction logique numérique ou une combinaison de fonctions logiques numériques,
2. ont un retard de propagation typique de base de la porte d'au moins 5 ns,
3. ont un produit du retard de propagation de la porte de base par la puissance dissipée de la porte de base par porte d'au moins 70 pJ,
4. ont au plus 24 plots d'entrée/sortie,

(II) circuits intégrés monolithiques bipolaires, à l'exclusion des circuits intégrés monolithiques numériques bipolaires complexes faits sur mesure, conçus pour fonctionner dans des applications civiles, et qui à la fois:

1. sont munis:
 - a. soit de commutateurs électroniques à commande extérieure par des moyens inductifs, magnétiques ou optiques,
 - b. soit de commutateurs de valeur de seuil,
2. ont un temps de commutation d'au moins 0,5 μ s,
3. ont au plus 24 plots d'entrée/sortie,

(III) circuits intégrés monolithiques qui à la fois:

1. n'ont pas de microprogrammabilité accessible à l'utilisateur,
2. sont conçus pour être utilisés seulement dans des récepteurs radio ou de télévision civils,
3. sont prévus pour fonctionner à au plus 11 MHz,
4. ne sont pas conçus pour la recherche de station,
5. ne font pas appel à la technologie des CCD,
6. ne sont pas conçus pour la mise en place des connexions,
7. lorsqu'ils sont conçus pour des amplificateurs vidéo ou de luminance, ont à la fois:
 - a. une tension d'alimentation nominale maximale d'au plus 30 V,
 - b. une bande passante typique d'au plus 7,5 MHz,

(IV) circuits intégrés monolithiques qui à la fois:

1. n'ont pas de microprogrammabilité accessible à l'utilisateur,
2. ne font pas appel à la technologie des CCD,
3. ne sont pas prévus pour la mise en place des connexions,
4. sont conçus ou programmés par le fabricant uniquement pour l'une des applications suivantes:
 - a. horlogerie,
 - b. stimulateurs cardiaques ou appareils auditifs,

(V) circuits intégrés monolithiques amplificateurs, à savoir:

1. amplificateurs basse fréquence ayant une puissance de sortie nominale maximale d'au plus 25 W à une température ambiante de 25 °C,
2. amplificateurs opérationnels qui ont à la fois:
 - a. une bande passante typique de gain unité en boucle ouverte d'au plus 5 MHz,