

equipment which would maximize the sum of those rates, that is,

$$R_{\text{total}} = \text{SUM } R_{it},$$

where the transfer rate of an input and output control unit cartridge type streamer or magnetic tape drive combination (R_{it}) is the product of the number of independent read and write channels (C) and the greatest maximum bit transfer rate ($R_{it\text{maxmax}}$) of all tape drives, that is,

$$(R_{it} = C \times R_{it\text{maxmax}} \text{ and}$$

(c) the input and output or communication control unit directly connected data channel combinations, the sum of the individual transfer rates of all data channels provided with a system that can be sustained simultaneously, assuming a configuration of equipment which would maximize the sum of those rates; (*taux de transfert total*)

“transfer rate of any data channel” means the sum of the individual bit transfer rates of all peripheral devices other than terminal devices that may be sustained simultaneously on the data channel; (*taux de transfert de chaque voie de données*)

“user-accessible microprogrammability” has the same meaning as in item 1564; (*microprogrammabilité accessible à l'utilisateur*)

“user-accessible programmability” has the same meaning as in item 1564; (*programmabilité accessible à l'utilisateur*)

“virtual storage” means the storage space that may be regarded as addressable main storage by the user of a computer system in which virtual addresses are mapped into real addresses and where the size of virtual storage is limited by the addressing scheme of the computer system and not by the actual number of main storage locations; (*mémoire virtuelle*)

“wide area network” means a data communication system that allows an arbitrary number of independent data devices to communicate with each other, that may include local area networks and that is designed to interconnect geographically dispersed facilities. (*réseau étendu*)

par

b) la somme des valeurs suivantes:

(i) 0,85 fois le temps d'exécution d'une addition en virgule fixe (t_{ax}),

(ii) 0,15 fois le temps d'exécution d'une multiplication en virgule fixe (t_{mx}) ou, si aucune instruction de multiplication en virgule fixe n'est mise en œuvre, 0,15 fois le temps d'exécution nécessaire pour que le sous-programme le plus rapide disponible (t_{msub}) simule une instruction de multiplication en virgule fixe, à savoir:

lorsqu'une instruction de multiplication en virgule fixe est mise en œuvre:

$$R_x = \frac{(0,85)n_{iax} + (0,15)n_{imx} + (0,55)n_{ox}}{(0,85)t_{ax} + (0,15)t_{mx}},$$

lorsqu'aucune instruction de multiplication en virgule fixe n'est mise en œuvre, ($t_{mx} = t_{msub}$):

$$R_x = \frac{(0,85)n_{iax} + (0,15)n_{imx} + (0,55)n_{ox}}{(0,85)t_{ax} + (0,15)t_{msub}},$$

lorsqu'un ordinateur numérique n'a pas d'instructions d'addition ou de multiplication en virgule fixe, zéro. (*fixed point processing data rate* ou R_x)

«vitesse de traitement de données en virgule flottante» ou « R_f »

Quotient de la division:

a) de la somme des valeurs suivantes:

(i) 0,85 fois le nombre de bits dans une instruction en virgule fixe (n_{ix}) ou, si aucune instruction en virgule fixe n'est mise en œuvre, 0,85 fois le nombre de bits dans une instruction en virgule flottante (n_{if}),

(ii) 0,15 fois le nombre de bits dans une instruction en virgule flottante (n_{if}),

(iii) 0,40 fois le nombre de bits dans un opérande en virgule fixe (n_{ox}) ou, si aucune instruction en virgule fixe n'est mise en œuvre, 0,40 fois le nombre de bits dans un opérande en virgule flottante (n_{of}),

(iv) 0,15 fois le nombre de bits dans un opérande en virgule flottante (n_{of}),

par

b) la somme des valeurs suivantes:

(i) 0,85 fois le temps d'exécution d'une addition en virgule fixe (t_{ax}) ou, si aucune instruction en virgule fixe n'est mise en œuvre, 0,85 fois le temps d'exécution d'une addition en virgule flottante (t_{af}),

(ii) 0,09 fois le temps d'exécution d'une addition en virgule flottante (t_{af}),

(iii) 0,06 fois le temps d'exécution d'une multiplication en virgule flottante (t_{mf}) ou, si aucune instruction de multiplication en virgule flottante n'est mise en œuvre, 0,06 fois le temps nécessaire pour que le sous-programme le plus rapide disponible (t_{msub}) simule une instruction de multiplication en virgule flottante, à savoir:

lorsqu'une instruction en virgule fixe est mise en œuvre,

$$R_f = \frac{(0,85)n_{ix} + (0,15)n_{if} + (0,40)n_{ox} + (0,15)n_{of}}{(0,85)t_{ax} + (0,09)t_{af} + (0,06)t_{mf}},$$