

“monolithic integrated circuit” means a combination of passive or active circuit elements, or both, that is formed by means of diffusion, implantation or deposition processes in or on a simple semiconducting piece of material; (*circuit intégré monolithique*)

“multichip integrated circuit” means two or more monolithic integrated circuits that are bonded to a common substrate; (*circuit intégré à microplaquettes multiples*)

“optical integrated circuit” means a monolithic or hybrid integrated circuit that contains one or more parts designed to function as photosensors or photoemitters or to perform one or more optical or electro-optical functions; (*circuit intégré optique*)

“program” means a sequence of instructions to carry out a process in, or convertible into, a form executable by an electronic computer; (*programme*)

“software” means a collection of one or more programs or microprograms that are fixed in any tangible medium of expression; (*logiciel*)

“speed” means the time required to retrieve two operands from external storage outside any work register, to add those operands and to put the result back into storage, where
(a) the addressing mode that yields the shortest execution time is used, and
(b) the result of the addition operation is stored in the same location as one of the operands, or in some other location, in order to give the shortest execution time at the highest specified clock frequency; (*vitesse*)

“speed power dissipation product” means the product of the speed and the typical power dissipation that is taken at the clock frequency used in the speed computation and in which the typical power dissipation shall be the lowest value specified from among

- (a) the specified typical internal power dissipation,
- (b) one-half the maximum internal power dissipation,
- (c) the product of the nominal supply voltage and the typical total supply current, and
- (d) one-half the product of the nominal supply voltage and the maximum total supply current; (*produit de la vitesse par la puissance dissipée*)

“substrate” means a sheet of base material, with or without an interconnection pattern, on which or within which discrete components or integrated circuits, or both, may be located; (*substrat*)

“user-accessible microprogrammability” means the facility that allows a user to insert, modify or replace microprograms; (*microprogrammabilité accessible à l'utilisateur*)

“user-accessible programmability” means the facility that allows a user to insert, modify or replace programs by means other than a physical change in wiring or interconnections or the setting of function controls including entry of parameters. (*programmabilité accessible à l'utilisateur*)

(2) This item does not include integrated circuits that have no user-accessible microprogrammability, including mask-programmed integrated circuits, where

«microprogramme» Séquence d'instructions élémentaires, enregistrées dans une mémoire spéciale, dont l'exécution est déclenchée par l'introduction de son instruction de référence dans un registre d'instruction. (*microprogram*)

«module» Plusieurs composants électroniques tels que les éléments de circuit, les composants discrets et les circuits intégrés reliés ensemble afin d'exécuter une ou plusieurs fonctions qui sont remplaçables globalement. (*module*)

«produit de la vitesse par la puissance dissipée» Le produit de la vitesse par la puissance dissipée typique, prise à la fréquence d'horloge utilisée pour le calcul de la vitesse où la puissance dissipée typique peut être l'une des valeurs suivantes, la valeur la plus faible spécifiée étant à retenir:

- a) puissance dissipée interne typique spécifiée;
- b) moitié de la puissance dissipée interne maximale;
- c) produit de la tension d'alimentation nominale par le courant d'alimentation total typique;
- d) moitié du produit de la tension d'alimentation nominale par le courant d'alimentation total maximal. (*speed-power dissipation product*)

«programmabilité accessible à l'utilisateur» Possibilité pour l'utilisateur d'insérer, de modifier ou de remplacer des programmes par des moyens autres qu'une modification matérielle du câblage ou des interconnexions, ou autre que l'établissement de commandes de fonctions, y compris l'introduction de paramètres. (*user-accessible programmability*)

«programme» Séquence d'instructions pour la mise en œuvre d'un processus sous une forme ou transposable dans une forme qu'un ordinateur électronique peut exécuter. (*program*)

«puissance dissipée de porte de base» Valeur correspondant à la porte de base utilisée dans une famille de circuits intégrés monolithiques qui peut être spécifiée, pour une famille donnée, soit comme la puissance dissipée par porte typique, soit comme la puissance dissipée typique par porte. (*basic gate power dissipation*)

«retard de propagation de la porte de base» Valeur correspondant à la porte de base utilisée dans une famille de microcircuits intégrés monolithiques qui peut être spécifiée, pour une famille donnée, soit comme le retard de propagation par porte typique, soit comme le retard de propagation typique par porte. (*basic gate propagation delay time*)

«substrat» Couche de matériau de base comportant ou non un dessin d'interconnexions, sur ou dans laquelle peuvent être placés des composants discrets, des circuits intégrés ou les deux. (*substrate*)

«vitesse» Temps nécessaire pour extraire deux opérandes d'une mémoire externe hors de tout registre de travail, les additionner et replacer le résultat dans la mémoire, dans les conditions suivantes:

- a) le mode d'adressage permettant d'obtenir le temps d'exécution le plus court, est utilisé;
- b) le résultat de l'addition est stocké soit dans le même emplacement que l'un des opérandes, soit dans un autre emplacement de manière à obtenir le temps d'exécution le plus court à la fréquence d'horloge spécifiée la plus élevée. (*speed*)

(2) Sont exclus du présent article les circuits intégrés qui ne possèdent pas de microprogrammabilité accessible à l'utilisateur, tels que ceux programmés par masque, et qui présentent les caractéristiques suivantes: