

and, where the addressing capability of an instruction is expanded by using a base register, the number of bits in those instructions is the number of bits in the instruction with the standard address length, including the number of bits necessary to use the base register; (*nombre de bits*)

“number of bits in a fixed-point operand” or “ $n_{ox}$ ” means the shortest fixed-point operand length or 16 bits, whichever is greater; (*nombre de bits dans un opérande en virgule fixe* or  $n_{ox}$ )

“number of bits in a floating-point operand” or “ $n_{of}$ ” means the shortest floating-point operand length or 30 bits, whichever is greater; (*nombre de bits dans un opérande en virgule flottant* or  $n_{of}$ )

“other peripheral device” means a data device that is peripheral to a central processing unit main storage combination and that is not an input and output control unit drum, disc or magnetic tape drive or bubble memory combination; (*dispositif périphérique autre*)

“principal element” means a digital computer or related equipment that is embedded or incorporated in other equipment or systems and that in replacement value represents more than 35 per cent of the replacement value of the total equipment or system, including the digital computer or related equipment; (*élément principal*)

“processing data rate” means the greater of the floating-point processing data rate ( $R_f$ ) and the fixed-point processing data rate ( $R_x$ ), taking into account that the processing data rate of a central processing unit implemented with two or more microprocessor microcircuits, not including any dedicated microprocessor microcircuit used solely for display, keyboard or input and output control, is the sum of the individual processing data rates of all the microprocessor microcircuits; (*vitesse de traitement de données*)

“real time processing” means the processing of data by an electronic computer in response to an external event according to time requirements imposed by the external event; (*traitement en temps réel*)

“related equipment” means equipment that is embedded or incorporated in or associated with electronic computers, including equipment for interconnecting analog computers with digital computers or for interconnecting digital computers, equipment for interfacing electronic computers to local area networks or to wide area networks, communication control units and other input and output control units, recording or reproducing equipment used in conjunction with electronic computers and displays; (*équipement connexe*)

“signal processing” means the processing of externally derived information-bearing signals by algorithms including time compression, filtering, extraction, selection, correlation, convolution or transformations between domains, such as Fast Fourier Transforms or Walsh Transforms; (*traitement de signal*)

“terminal device” means a data device that is capable of accepting or producing a physical record, accepting a manual input or producing a visual output, including groupings of terminal devices that are connected to a single data channel or communication channel, but does not include process control sensing and actuating devices; (*dispositif terminal*)

“total internal storage available to the user” means the sum of the individual capacities of all internal user-alterable or user-replaceable storage devices which may be included in

«temps d'attente» Relativement à un mécanisme de recherche, période de rotation d'unité à tambour, à disques ou dévideur divisée par le double du nombre de têtes de lecture-écriture indépendantes par piste. (*latency time*)

«temps de recherche maximal» Relativement à un mécanisme de recherche:

a) à tête mobile ou à support mobile, temps nominal du déplacement entre les deux pistes les plus éloignées,

b) à tête fixe, zéro. (*maximum seek time*)

«temps de recherche minimal» Relativement à un mécanisme de recherche:

a) à tête mobile ou à support mobile, temps nominal du déplacement d'une piste à une piste adjacente;

b) à tête fixe, zéro. (*minimum seek time*)

«temps de recherche moyen» Relativement à un mécanisme de recherche, valeur égale à la somme du temps de recherche maximal et du double du temps de recherche minimal, divisée par trois. (*average seek time*)

«temps d'exécution»

a) Lorsque le temps garanti ou publié par le fabricant pour l'exécution de l'instruction appropriée, temps d'exécution le plus court dans les conditions suivantes:

(i) aucune indexation ni opération indirecte n'est incluse,

(ii) l'instruction se trouve dans la mémoire la plus proche,

(iii) un opérande se trouve dans l'accumulateur ou dans un emplacement de la mémoire la plus proche jouant le rôle de l'accumulateur,

(iv) le second opérande se trouve dans la mémoire la plus proche,

(v) le résultat est laissé dans l'accumulateur ou dans le même emplacement de la mémoire la plus proche jouant le rôle de l'accumulateur visé au sous-alinéa (iii);

b) lorsque seuls les temps d'exécution minimal et maximal d'une instruction sont publiés, somme du temps d'exécution maximal d'une instruction ( $t_{max}$ ) et du double du temps d'exécution minimal de cette instruction ( $t_{min}$ ), divisée par trois, à savoir:

$$t = \frac{t_{max} + 2t_{min}}{3}$$

où t représente l'une quelconque des valeurs  $t_{ax}$ ,  $t_{af}$ ,  $t_{mx}$  ou  $t_{mf}$ .

c) lorsque les unités centrales de traitement recherchent simultanément plus d'une instruction dans un emplacement de mémoire, moyenne des temps d'exécution lorsque sont exécutées des instructions provenant de tous les emplacements possibles à l'intérieur du mot en mémoire;

d) lorsque la longueur du plus long opérande en virgule fixe est de moins de 16 bits, temps nécessaire au sous-programme le plus rapide disponible pour simuler une opération de 16 bits en virgule fixe;

e) lorsque la capacité d'adressage d'une instruction est étendue par l'emploi d'un registre de base, temps d'exécution déterminé aux alinéas a) à d), comprenant le temps nécessaire pour ajouter le contenu du registre de base à la partie adresse de l'instruction;