

(I) are used for decoding, controlling or driving the display, and

(II) are not integral with the actual display device,

(D) simple encapsulated photocoupler assemblies, that is, transopter assemblies, that have electrical input and output and that utilize only non-coherent light, or

(E) those that are designed for equipment not included in this List that, by nature of their design, performance, lack of user-accessible programmability, lack of user-accessible microprogrammability, software, microprogram control or specialized logic control, are restricted to the particular application for which they have been designed; and

(d) monolithic integrated circuits, microcomputer microcircuits, microprocessor microcircuits, multichip integrated circuits, film-type integrated circuits, hybrid integrated circuits and optical integrated circuits, other than

(i) encapsulated passive networks,

(ii) encapsulated circuits that are neither designed nor rated as radiation-hardened, that are not rated for operation at ambient temperatures below  $-40^{\circ}\text{C}$  or above  $85^{\circ}\text{C}$  and that are packaged in TO-5 outline cases, 7.7 to 9.4 mm in diameter, or in non-hermetically sealed cases, and that are

(A) bipolar monolithic integrated circuits that

(I) are designed to perform a single digital logic function or a combination of digital logic functions,

(II) are encapsulated in packages that have 24 terminals or fewer,

(III) have a basic gate propagation delay time of not less than 3 ns,

(IV) have a basic gate power dissipation of not less than 2 mW, and

(V) have, in the case of types that have a basic gate propagation delay time of 3 ns or more but less than 5 ns, a product of the basic gate propagation delay time and the basic gate power dissipation of not less than 30 pJ,

(B) bipolar monolithic integrated circuits that are designed for operation in civil applications and that

(I) are

1. electronic switches that are externally controlled by inductive, magnetic or optical means, or

2. threshold value switches, and

(II) have a switching time of 0.5  $\mu\text{s}$  or more,

(C) CMOS monolithic integrated circuits that

(I) are designed for operation as digital logic circuit elements but are limited to gates, inverters, buffers, flip-flops, latches, multivibrators, bilateral switches, display drivers, fixed counters, fixed-frequency dividers, storage registers, decoders, voltage translators,

(I) servent à décoder, commander ou entraîner le visuel,

(II) ne font pas partie intégrante du visuel même,

(D) ensembles photocoupleurs, c'est-à-dire transducteurs optiques, encapsulés simples ayant une entrée et sortie électriques et ne pouvant émettre que de la lumière non cohérente,

(E) ensembles, modules et plaques de circuits imprimés avec composants incorporés conçus pour de l'équipement non inclus dans la présente liste et qui, du fait de leur conception, de leurs performances, de l'absence de programmabilité accessible à l'utilisateur, de l'absence de microprogrammabilité accessible à l'utilisateur, de leur logiciel, de leur commande de microprogramme ou de leur commande logique spécialisée, sont essentiellement limités à l'application particulière pour laquelle ils ont été conçus;

d) circuits intégrés monolithiques, microcircuits micro-ordinateurs, microcircuits microprocesseurs, circuits intégrés à microplaquettes multiples, circuits intégrés à film, circuits intégrés hybrides et circuits intégrés optiques, à l'exclusion:

(i) des systèmes passifs encapsulés,

(ii) des circuits intégrés encapsulés qui ne sont pas conçus ou prévus comme circuits invulnérables aux radiations, qui ne sont pas prévus pour fonctionner à une température ambiante inférieure à  $-40^{\circ}\text{C}$  ou supérieure à  $85^{\circ}\text{C}$ , qui sont encapsulés dans des boîtiers de configuration TO-5, c'est-à-dire des boîtiers ayant 7,7 mm à 9,4 mm de diamètre, ou dans des boîtiers non hermétiquement scellés, et qui sont, selon le cas:

(A) de type monolithique bipolaire qui à la fois:

(I) sont conçus pour effectuer une seule fonction logique numérique ou une combinaison de fonctions logiques numériques,

(II) sont encapsulés dans un boîtier ayant au plus 24 sorties,

(III) ont un retard de propagation de la porte de base d'au moins 3 ns,

(IV) ont une puissance dissipée par porte de base d'au moins 2 mW,

(V) dans le cas des types ayant un retard de propagation de la porte de base d'au moins 3 ns et de moins de 5 ns, ont un produit du retard de propagation de la porte de base par la puissance dissipée par porte de base d'au moins 30 pJ,

(B) des circuits intégrés monolithiques bipolaires conçus pour fonctionner dans des applications civiles:

(I) qui sont:

1. soit des commutateurs électroniques commandés de l'extérieur par des moyens inductifs, magnétiques ou optiques,

2. soit des commutateurs de valeur de seuil,

(II) qui ont un temps de commutation d'au moins 0,5  $\mu\text{s}$ ,

(C) des circuits intégrés monolithiques CMOS qui à la fois:

(I) sont conçus pour fonctionner comme éléments de circuit logique numérique mais limités soit à l'un des éléments suivants, ou à toute combinaison de ceux-ci: portes, inverseurs, tampons, bascules, circuits à ver-